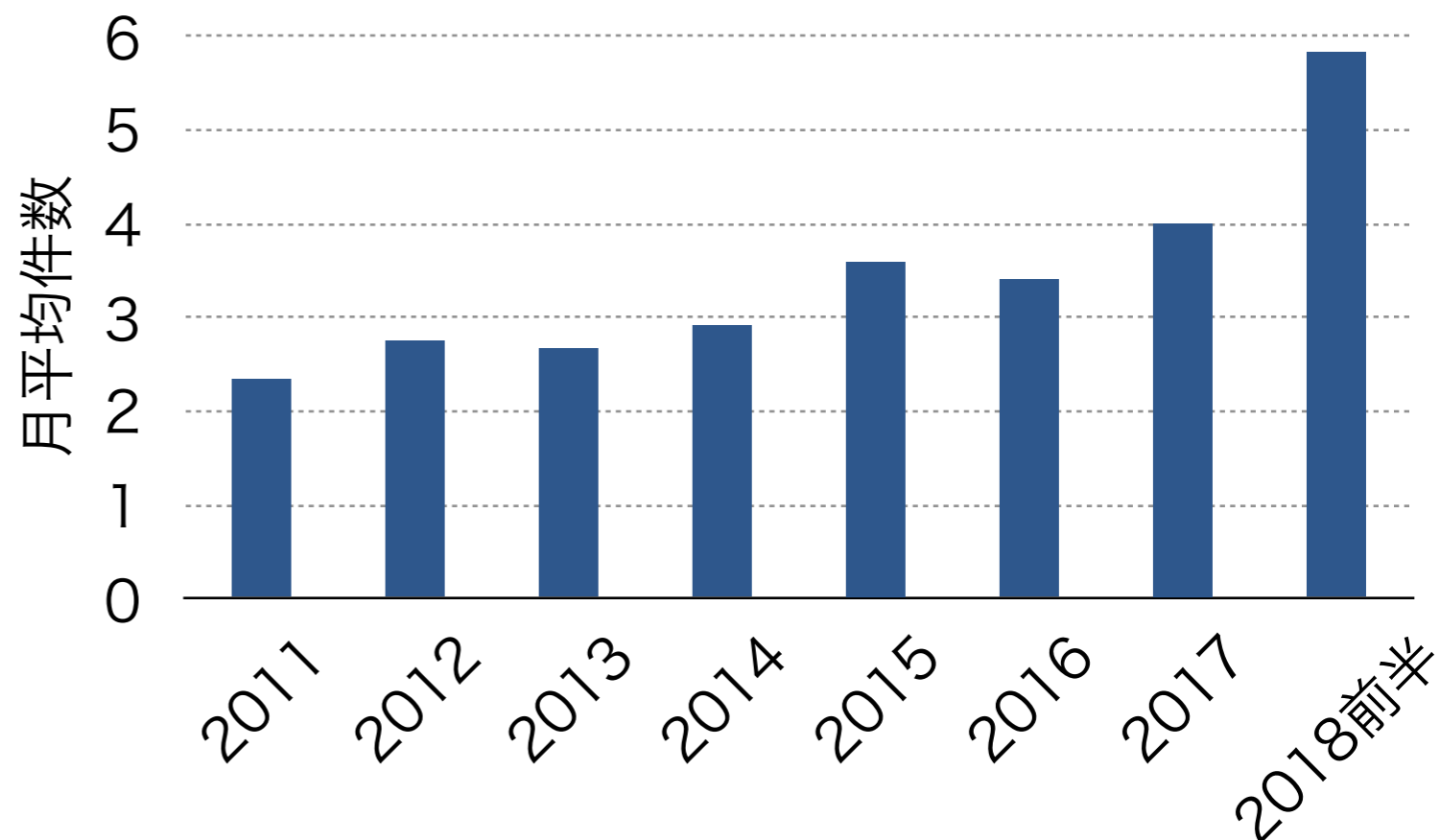


GPUを用いたOSレベルでの障害検知 に関する研究

九州工業大学大学院 情報工学府
情報創成工学専攻 2年 光来研究室
尾崎 雄一 <Yuichi OZAKI>

システム障害

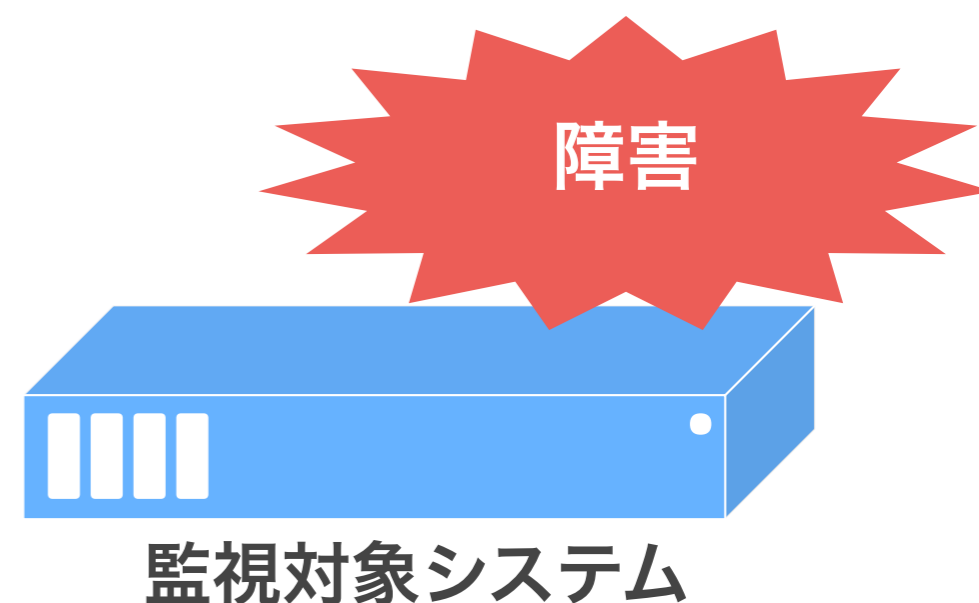
- 情報システムの複雑化
 - 多様な技術を取り入れることで多機能化
- システム障害の発生件数が年々増加
 - ここ8年で倍増
 - ✖ 大きな損失が生じる
 - ▶ サービス提供者
 - ▶ システム管理者
 - ▶ ユーザ



(出典) IPA: 情報システムの障害状況 2018年前半データ

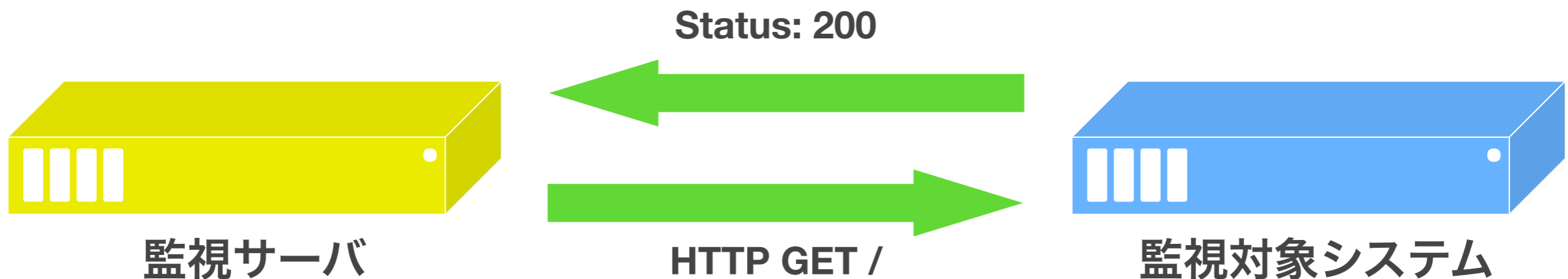
障害検知の重要性

- 損失を軽減するために障害から素早く復旧し、サービス提供を再開することが必要
 - 障害をできるだけ早く検知することが重要
 - ▶ 障害発生前に予兆を検知することが望ましい
 - 障害をできるだけ正確に検知することも重要
 - × 障害の誤検知は損失につながる



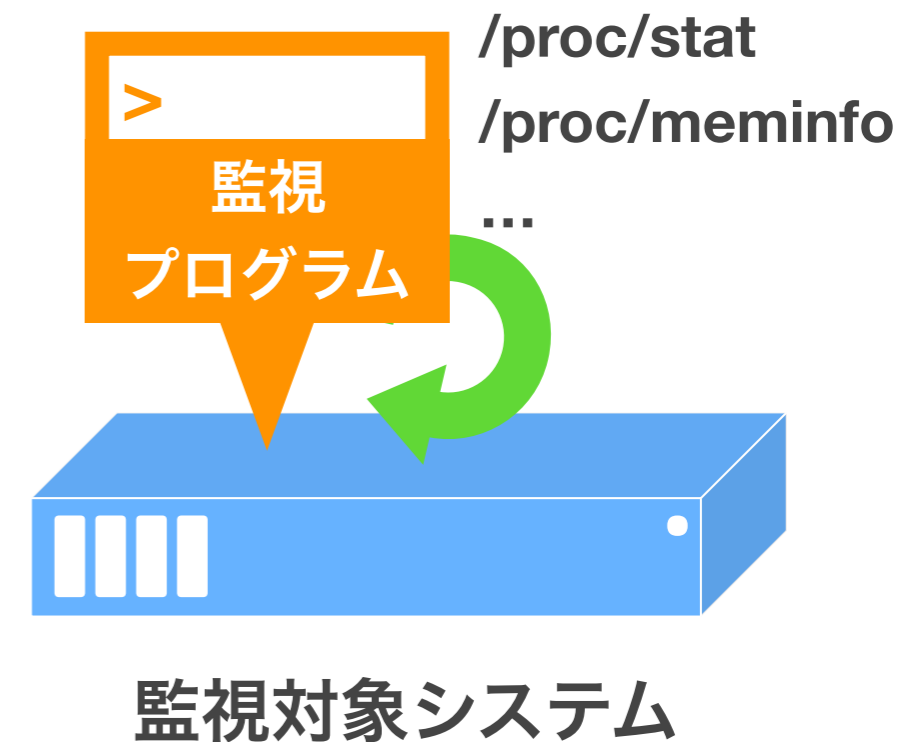
従来のシステム監視方法 (外部)

- システム外部からネットワーク経由で監視
 - ✓ 監視対象システムをブラックボックスとして障害検知できる
 - ▶ pingを用いたホストの死活監視
 - ▶ ネットワークサービスに定期的に接続
 - ✗ 障害発生時に詳細な情報を取得できない
 - ▶ 監視対象システムの内部状態は分からない



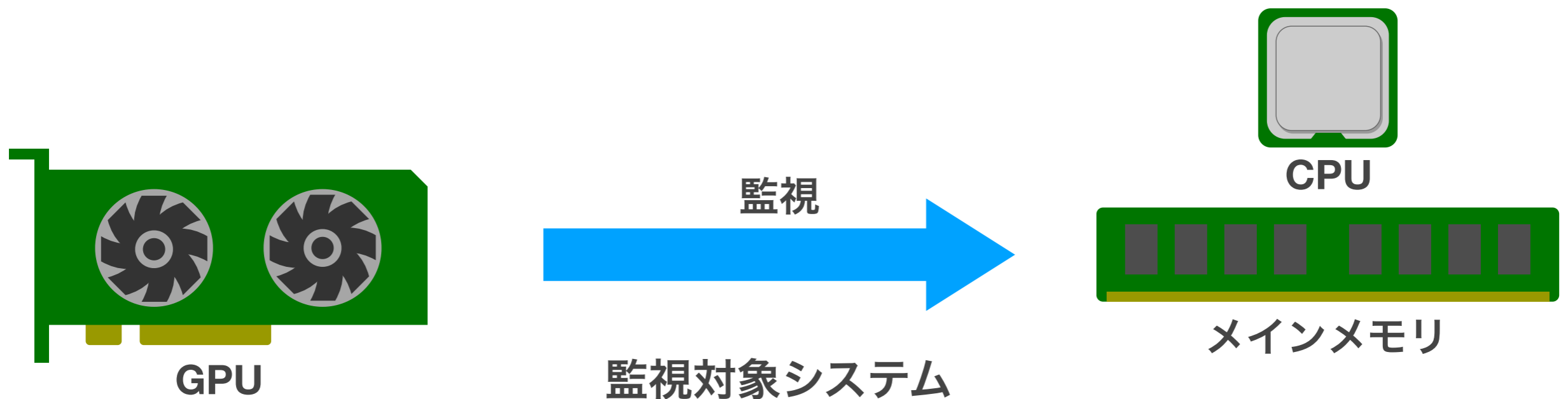
従来のシステム監視方法 (内部)

- システム内部で検知プログラムを実行して内部状態を直接監視
 - ✓ システムの詳細な情報を利用した監視が可能
 - ▶ 例: CPU使用率の高いプロセスを特定
 - ✗ 障害の影響を受けやすい
 - ▶ OSの障害による機能停止
 - ▶ メモリ不足による強制終了
 - ✗ システム全体の性能低下の可能性



提案: GPU Sentinel

- 監視対象ホストのGPU上で障害を検知
 - ✓ 検知プログラムがGPUを占有して自律的に動作
 - ▶ 障害が発生する前のシステム起動時に実行開始
 - ✓ メインメモリ上のOSデータを解析
 - ▶ OSレベルの詳細な情報を利用した精度の高い障害検知



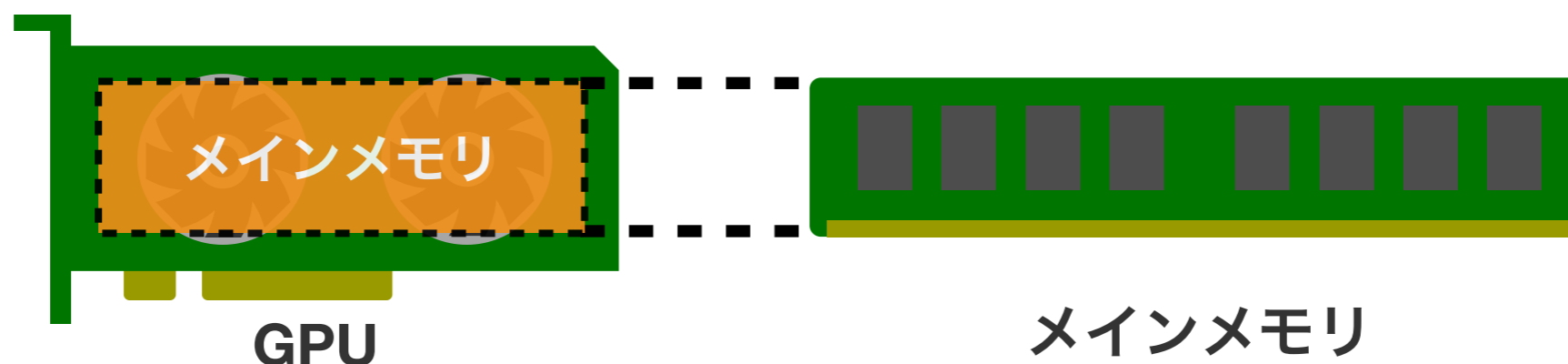
GPUを用いる利点

- GPUはシステム障害の影響を受けにくい
 - システムが動作するCPUやメインメモリから独立
- システムの性能低下を抑えることができる
 - CPU性能に影響を与えない
- 同時に様々な監視が可能
 - 多数の演算コアを持っている



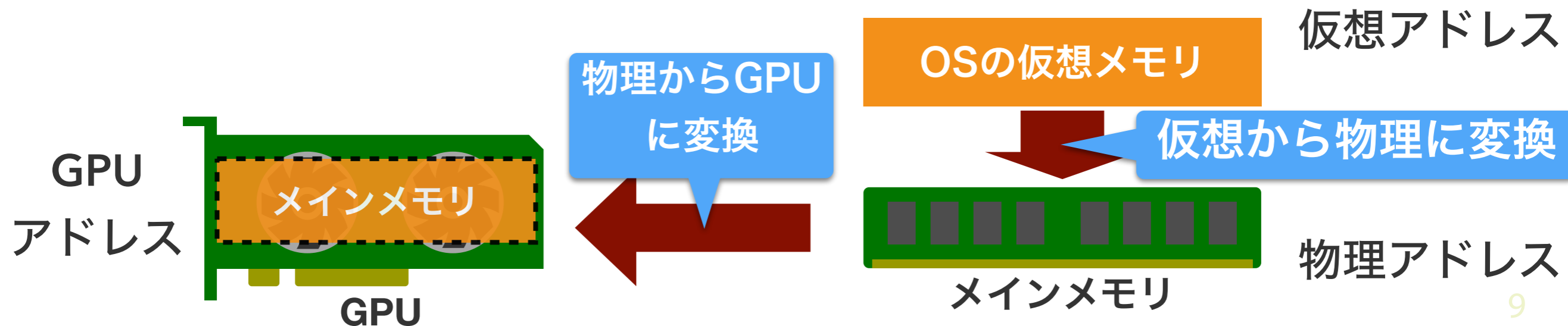
GPUからメインメモリへのアクセス

- CUDAのマップトメモリ機能を利用
 - 事前にメインメモリ全体をGPUにマッピング
 - 障害発生時でもメインメモリを参照可能
- メインメモリ全体が使用中にならないようにOSとGPUドライバを修正[山本'16]
 - CUDAの制限を回避するためにメモリサイズも偽装



GPU上の検知プログラム

- OSのソースコードを最大限に利用して作成
 - OSの構造体や大域変数を利用するCプログラム
 - CUDAでC言語が使えるようにコンパイラを修正
- 透過的にメインメモリ上のOSデータを参照
 - LLViewフレームワーク[植木あ'15]をGPU用に拡張
 - 中間表現にアドレス変換を行うコードを挿入



検知プログラムの例

- デッドロックによるOSのハングアップの検知
 - スピンロックによる全CPUのデッドロック
 - ▶ 全CPUのシステム時間が**95%**以上かつユーザ時間が**5%**未満、または、コンテキストスイッチ回数が**0**で検知
- メモリの枯渇の検知
 - メインメモリとスワップの空き容量を監視
 - ▶ 両方とも**30%**以下で検知
 - 各プロセスのOOMスコアを計算して原因を特定

障害発生のお知らせ

- リアルタイム出力機構
 - ✓ リングバッファを用いてGPUからホストプロセスにリアルタイムにデータを送信
 - ✗ 障害によってOSが停止すると利用できなくなる
- 画面へのダイレクト出力機構
 - ✓ GPUからメインメモリ上のVRAMに書き込むことで画像を出力

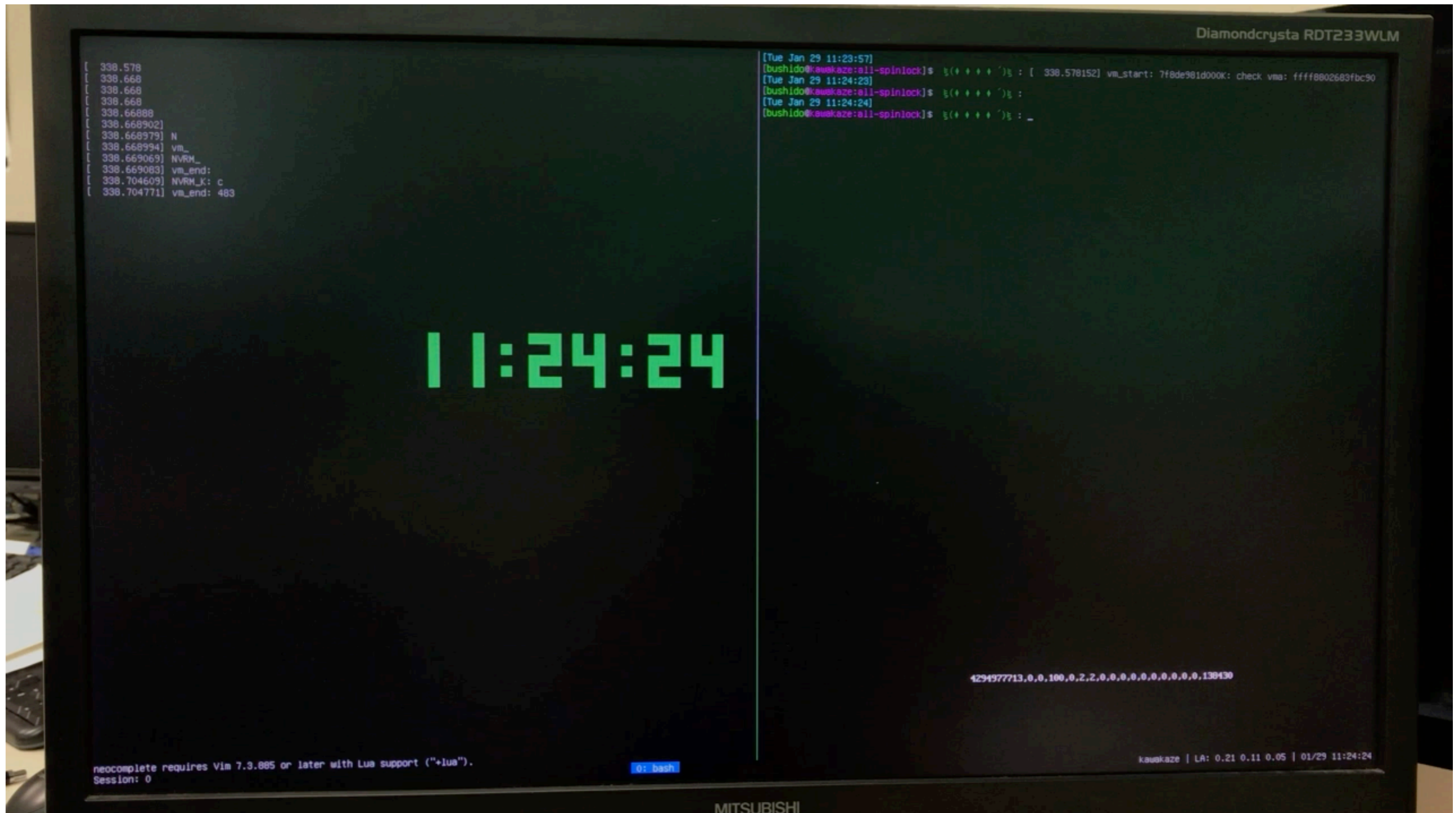


- GPU Sentinelで障害検知が可能かどうかを調べた
 - デッドロックによるOSのハングアップ
 - メモリの枯渇
- GPU Sentinelのオーバヘッドを調べた
 - メインメモリ帯域への影響

GPU	GeForce GTX 960
メインメモリ	8GB (DDR4-2400)
Linux	4.4.67
CUDA	8.0.61
NVIDIAドライバ	375.66

OSがハングアップする障害の検知(1/2)

- スピンロックにより全CPUをデッドロックさせるカーネルモジュールを挿入



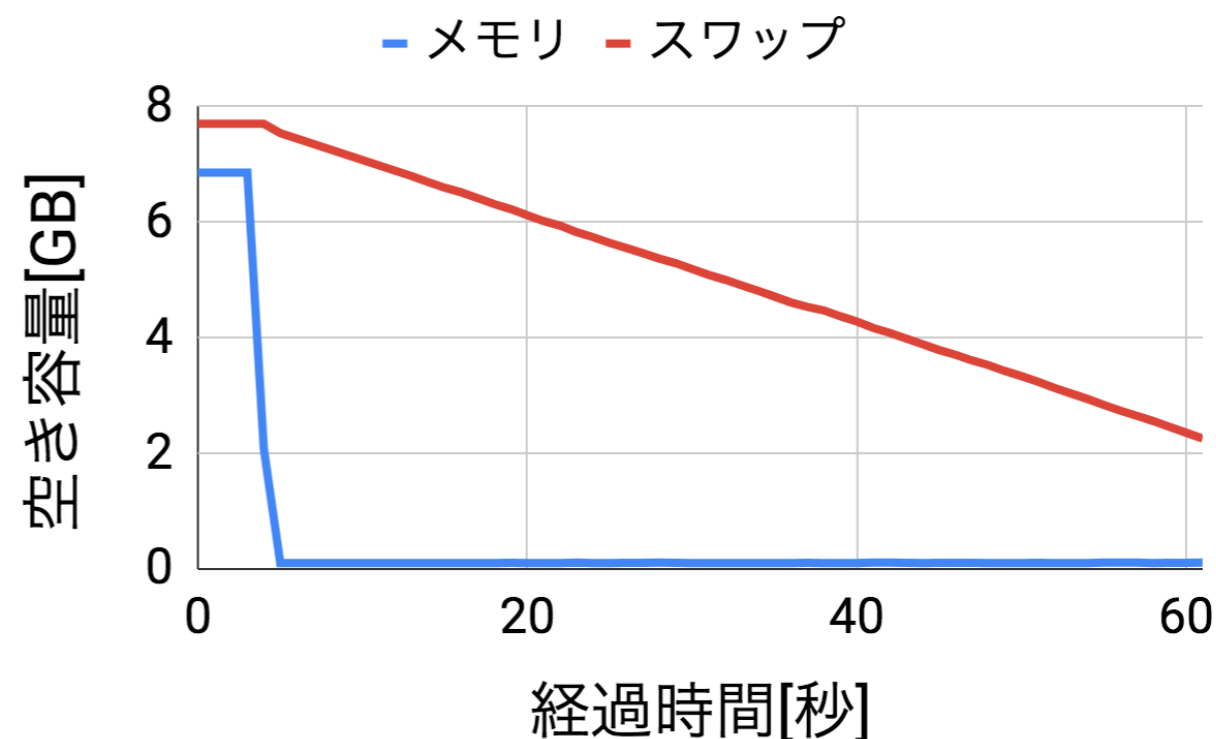
OSがハングアップする障害の検知(2/2)

- デッドロックを1.7秒で検知
 - 障害検知を通知する画像が表示された
 - コンテキストスイッチ回数が0であった
- OSのWatchdogタイマより早く検知できた
 - 検知の数秒後にソフトロックアップ・メッセージが表示された

```
[ 338.668902]
[spinlock1:1863]
[ 372.155626] NMI watchdog: BUG: soft lockup - CPU#0 stuck for 22s! [spinlock6:1869]
[ 372.159626] NMI watchdog: BUG: soft lockup - CPU#2 stuck for 22s! [spinlock8:1871]
[ 372.163626] NMI watchdog: BUG: soft lockup - CPU#4 stuck for 22s! [spinlock7:1870]
[ 372.163627] NMI watchdog: BUG: soft lockup - CPU#3 stuck for 22s! [spinlock5:1868]
[ 372.167626] NMI watchdog: BUG: soft lockup - CPU#5 stuck for 22s! [spinlock4:1867]
[ 372.171627] NMI watchdog: BUG: soft lockup - CPU#6 stuck for 22s! [spinlock2:1864]
[ 372.175627] NMI watchdog: BUG: soft lockup - CPU#7 stuck for 22s! [spinlock3:1866]
```

メモリが枯渇する障害の検知

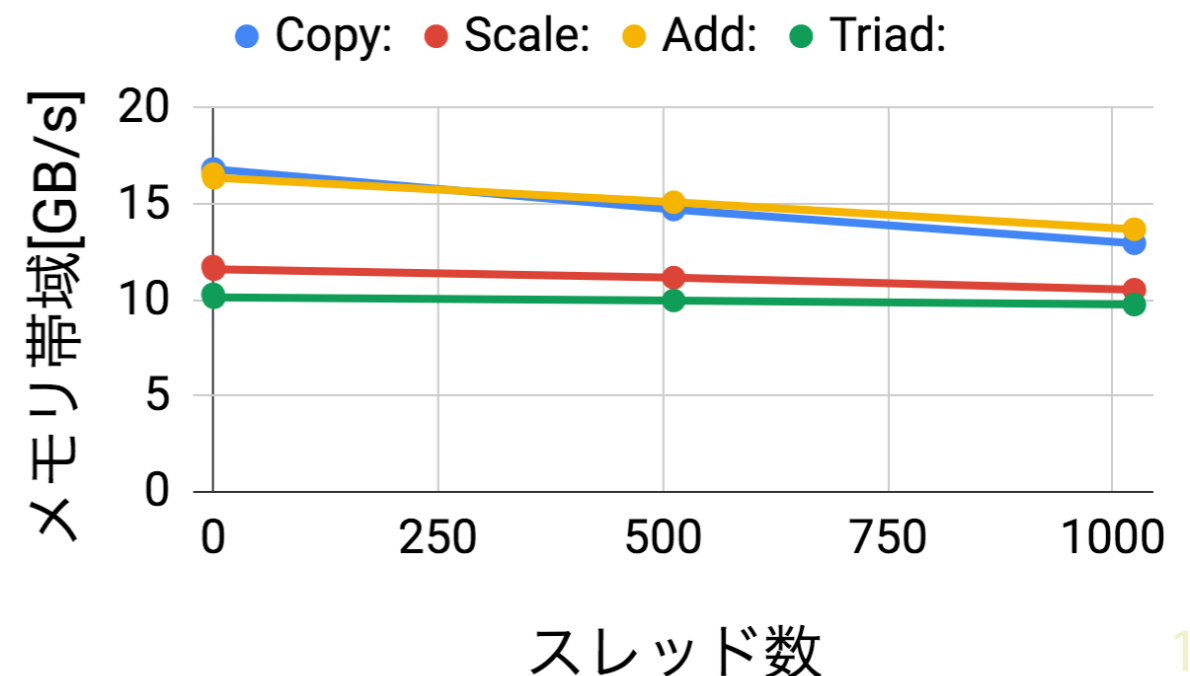
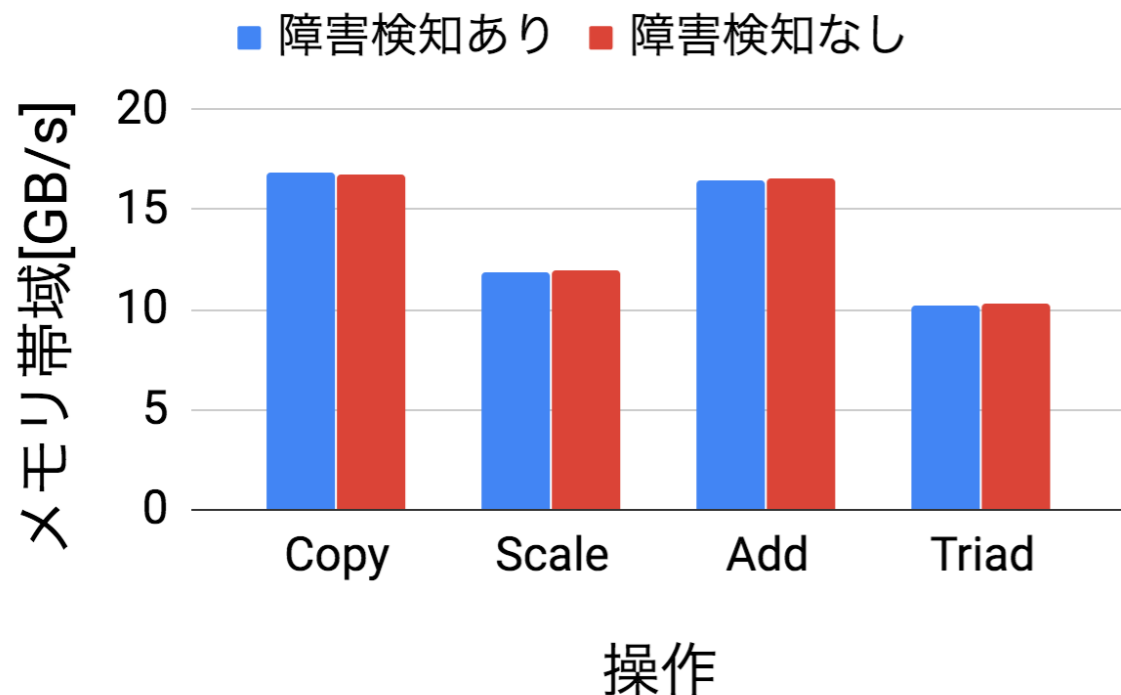
- **メモリを20GB消費するプログラムを実行**
 - プログラム実行の1秒後にログ出力が一旦停止
 - ▶ ページングが多発しシステムの性能が低下したため
 - ✓ それから57秒で障害を検知
 - ▶ スワップを消費するのに時間がかかったため
 - この後、OSによってプログラムは強制終了
 - ✓ OSより早く検知



メインメモリ帯域への影響

● STREAMに対するオーバヘッドを測定

- 本研究で作成した3つの検知プログラムを並列実行
 - ✓ ほぼオーバヘッドなし
- メインメモリ上のデータのコピーを並列実行
 - ✓ 1024スレッドで20%のオーバヘッド



- **SHFH [Zhu et al. '14]**
 - カーネルモジュールで6種類の障害を検知して回復
 - OSが停止する障害は検知できない
- **カーネル間メモリ監視による障害検知 [松下ら'17]**
 - 1台で2つのOSを動作させて監視対象OSを監視
 - 監視OS用にCPUとメモリを割り当てる必要がある
- **SPE Observer [Kourai et al.'12]**
 - Cell/B.E.の隔離されたCPUコアを用いてOSを監視
 - Cell/B.E.プロセッサは普及していない

- GPU上で障害検知を行うGPUSentinelを提案
 - メインメモリ全体をGPUにマッピング
 - 自動アドレス変換により検知プログラムが透過的にOSデータを監視
 - 障害を検知できることとオーバヘッドについて確認
- 今後の課題
 - より多くのOSデータを監視することで誤検知を低減
 - OSデータを書き換えることで障害から回復

質疑・応答

OSレベルの障害の事例

- **サイボウズ 2012/6/30**

- OSにうるう秒を受け取るとシステムが停止する不具合による障害
- × サーバが応答しなくなった

- **Drive Network 2019/1/23**

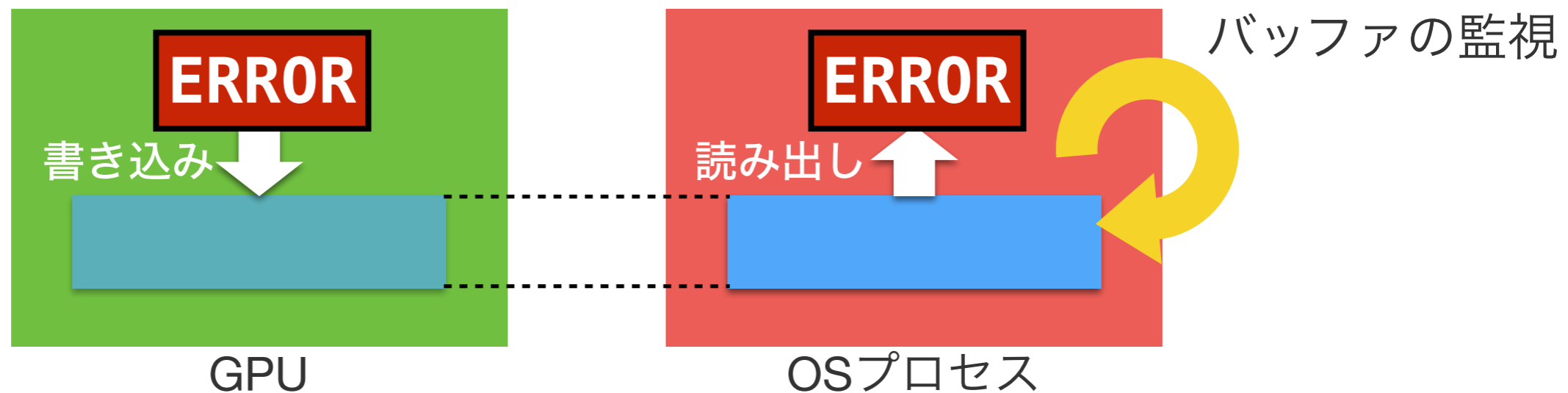
- OSファイルシステム不整合による障害
- × ホームページが参照できない、接続が拒否される

- **Cloud Garage 2018/9/10,11**

- OSのSwapファイル関連のバグによってプロセスが強制終了される障害
- × 障害が発生したホストOSに收容されている一部インスタンスで通信不能状態

検知プログラム開発のためのデバッグツール

- × 通常のCUDAではprintfで出力された文字はカーネル関数が終了してから画面に出力される
 - デバッグを行う時に不便
- リングバッファを用いてリアルタイムに文字を出力できる機構を実装



LLViewによる自動アドレス変換

- 透過的にアドレス変換を行うためのLLView

[植木あ'15]をGPU用に拡張

- LLVMでコンパイルして生成された中間表現を変換
 - ▶ load命令の直前にアドレス変換関数の呼び出しを挿入
 - ▶ OSの大域変数を対応するアドレスに置換

```
%1 = load i64, i64* %jiffies  
%2 = udiv i64 %1, 250
```



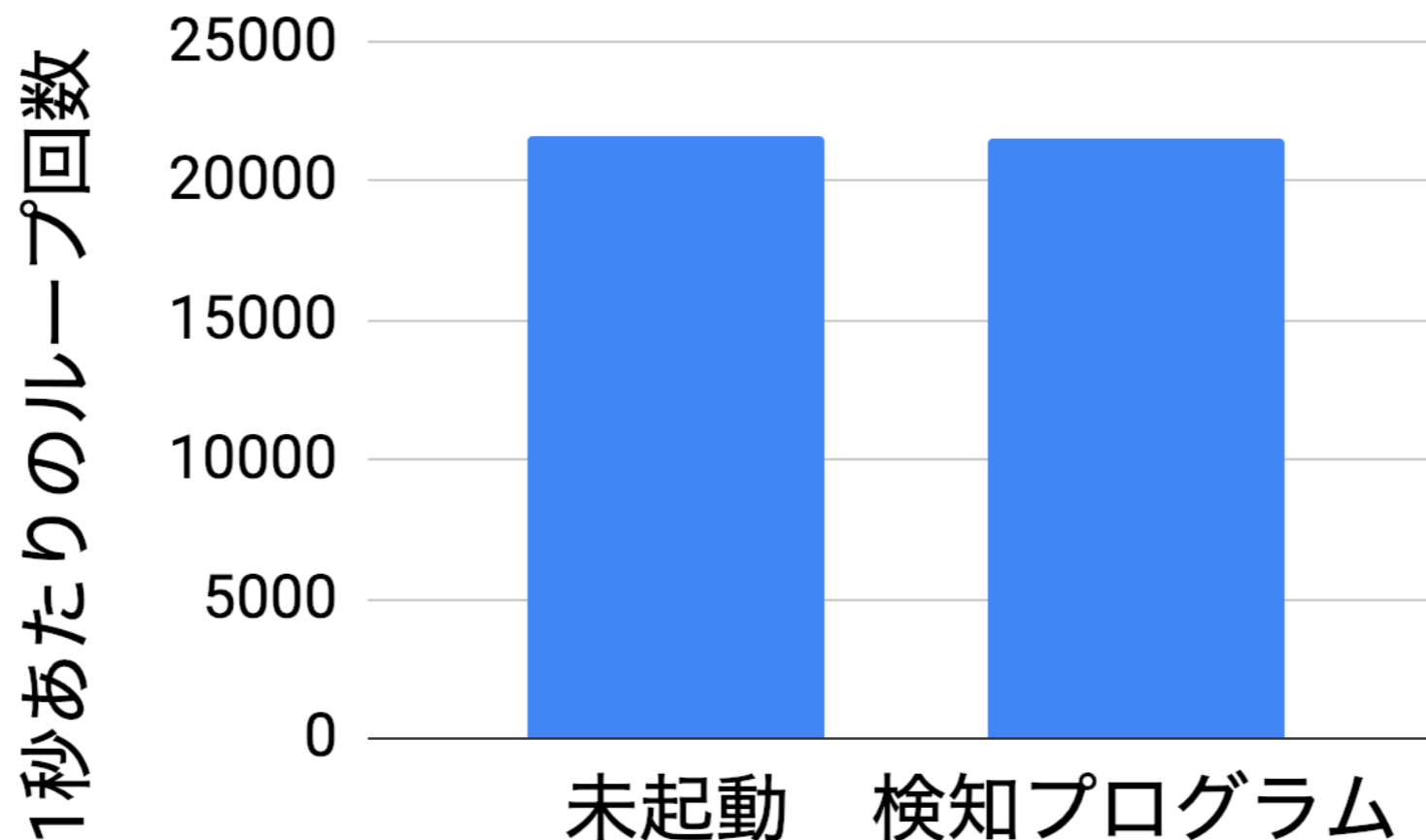
```
%1 = bitcast i64* 0xffffffff82011500 to i8*  
%2 = call i8* @g_map(i8* %1)  
%3 = bitcast i8* %2 to i64*  
%4 = load i64, i64* %3  
%5 = udiv i64 %4, 250
```

アドレス変換関数

CPUのオーバヘッド

- UNIXBenchのDhrystoneを用いてオーバヘッドを測定

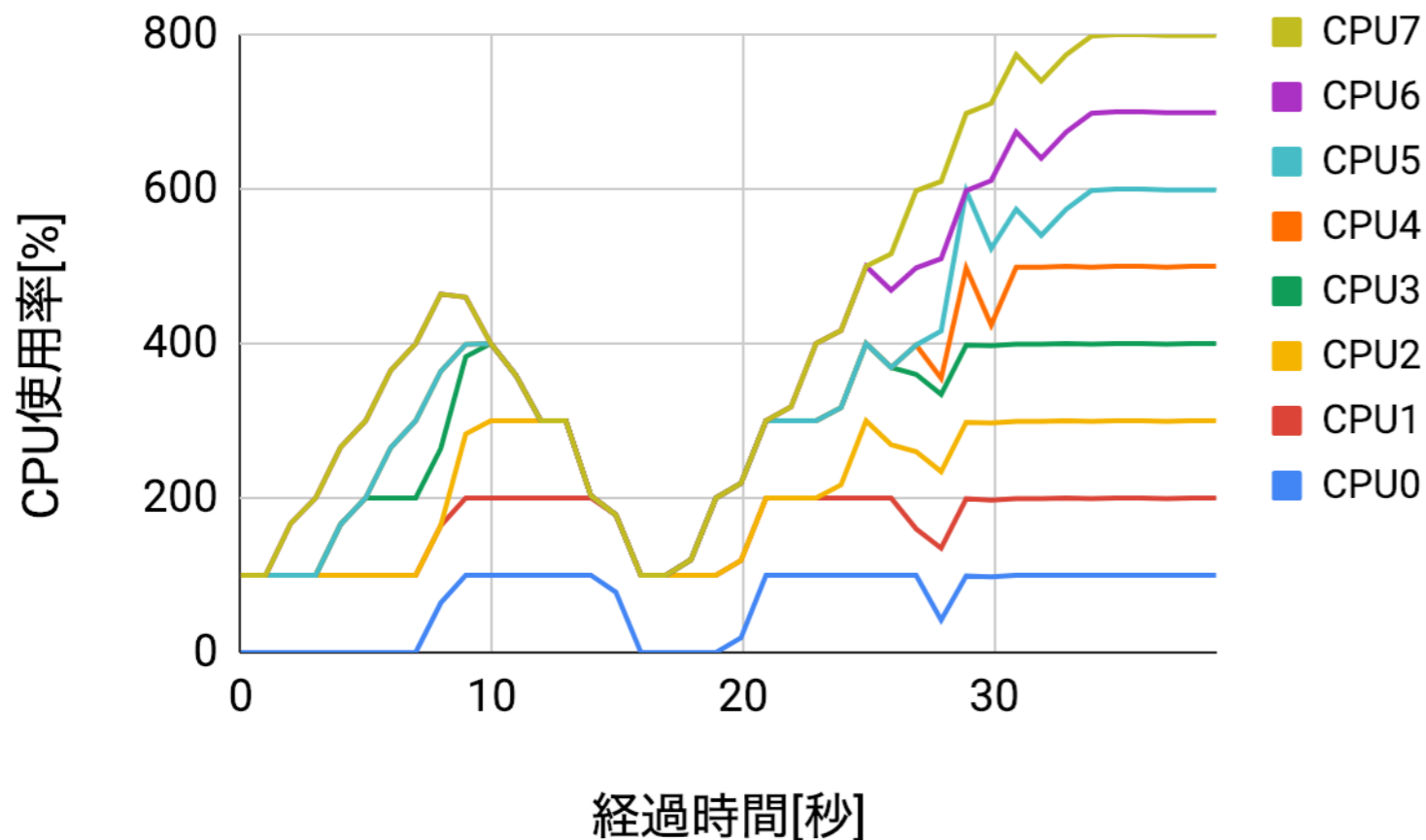
- 本研究で作成した3つの検知プログラムを並列実行
 - ✓ ほぼオーバヘッドなし



CPU高負荷状態の検知

- CPUに負荷をかけるプログラムを実行

✓ 4.7秒で検知



一部CPUデッドロックによるリソース減少

- 2つのCPUをデッドロックさせるカーネルモジュールを挿入
 - ✓ 5.1秒で検知

